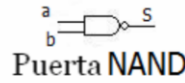


Pràctica-5: Porta NAND(NO-I)

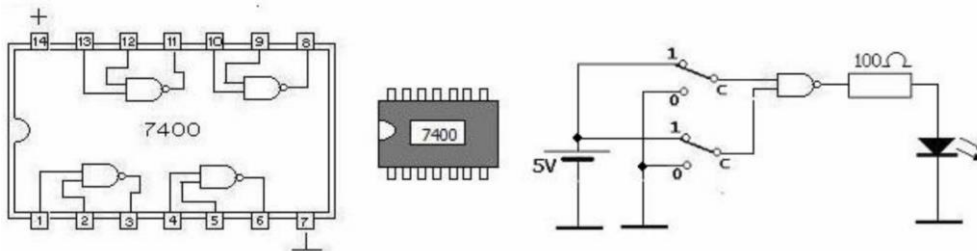
La porta NAND és UNA PORTA AND a la que a la sortida se li ha col·locat un INVERSOR (porta NOT) i, per tant, la sortida estarà a 0 només quan totes les entrades estiguin a 1. La seva taula de veritat és la següent:

a	b	$S = \overline{a \cdot b}$
0	0	1
0	1	1
1	0	1
1	1	0

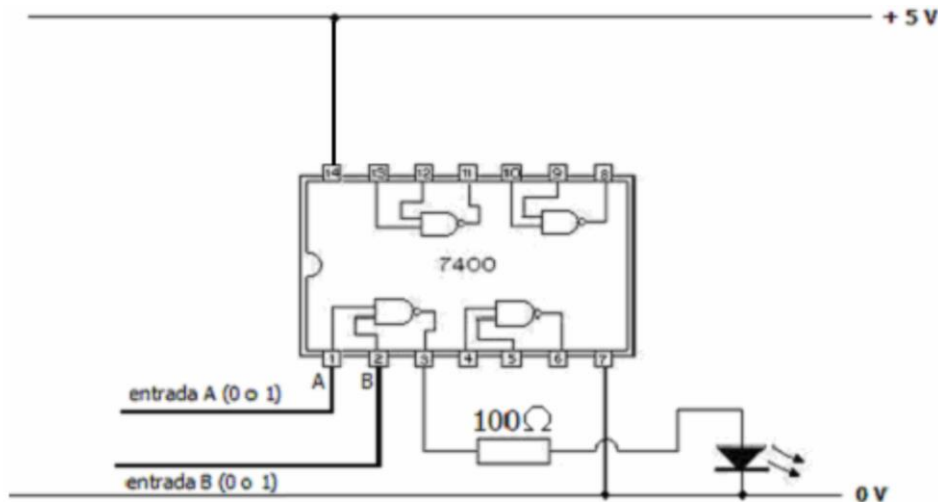


Es pot observar que la seva taula és la CONTRÀRIA de la PORTA AND.

Simula amb Cocodrile/Tinkercad i munta amb PLAQUES BOARD el següent circuit amb porta lògica NAND i amb interruptor. Utilitzar el circuit integrat 7400, que consisteix en 4 portes NAND i el connexionat intern del qual pots observar a la figura:



El connexionat tindria el següent aspecte:



1. Introducció/Objectius:
2. Components/Materials:
3. Anàlisi-funcionament:
4. Anàlisi-Codi:
5. Canvis-realitzats:
6. Experimentacions:
7. Simulació-Tinkercad:
8. Fotos/Videos:
9. Aplicacions:
10. Problemes/Conclusions: