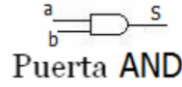


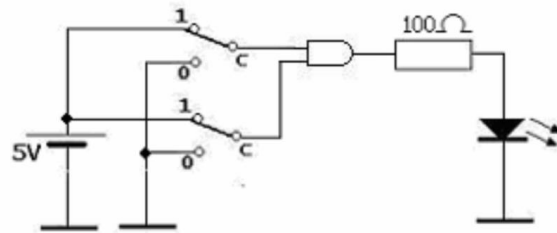
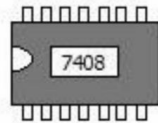
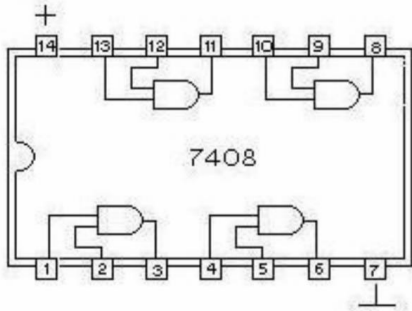
Pràctica-3: Porta AND(I)

La porta AND és aquella que a la sortida està a 1 només quan totes les entrades estan a 1. La seva taula de veritat és la següent:

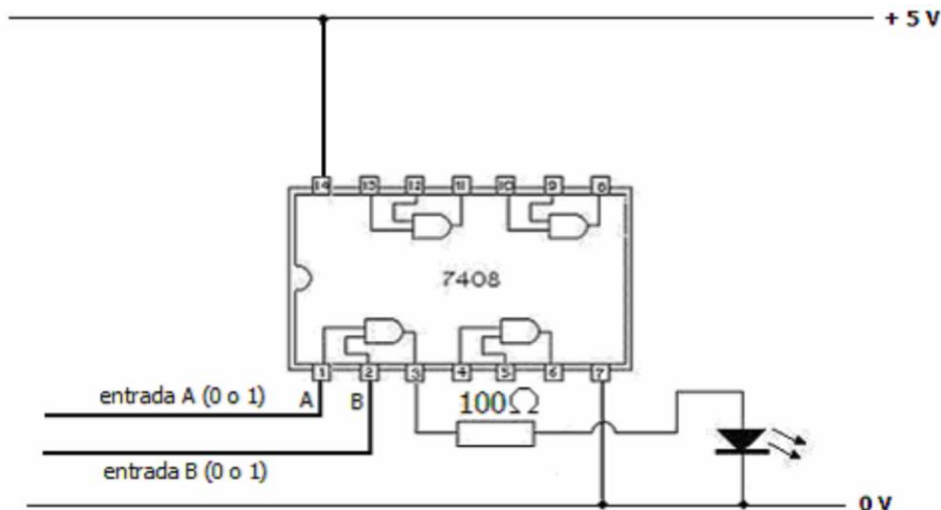
a	b	S = a · b
0	0	0
0	1	0
1	0	0
1	1	1



Simula amb Cocodrile/Tinkercad i després munta amb PLAQUES BOARD el següent circuit amb porta lògica AND i amb interruptor. Utilitzar el circuit integrat 7408, que consisteix en 4 portes AND i el connexionat intern del qual pots observar a la figura:



El connexionat tindria el següent aspecte:



Enganxa les simulacions aquí.

1. Introducció/Objectius:
2. Components/Materials:
3. Anàlisi-funcionament:
4. Anàlisi-Codi:
5. Canvis-realitzats:
6. Experimentacions:
7. Simulació-Tinkercad:
8. Fotos/Videos:
9. Aplicacions:
10. Problemes/Conclusions: