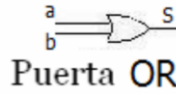


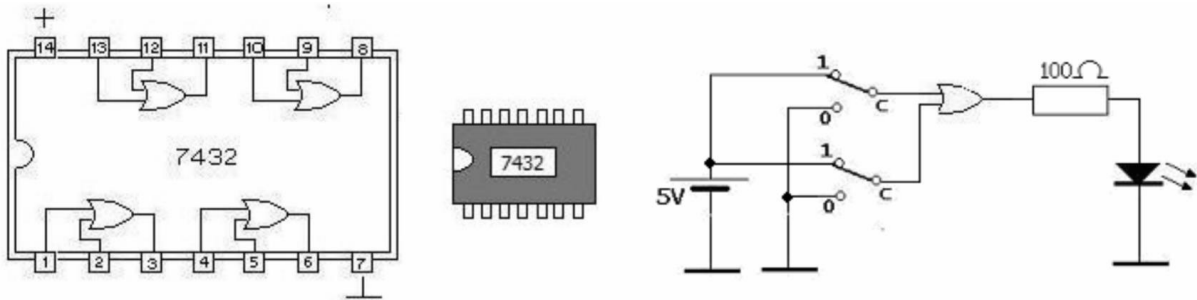
Pràctica-2: Porta OR(O)

La porta OR és aquella que a la sortida està a 0 només quan totes les entrades estan a 0. La seva taula de veritat és la següent:

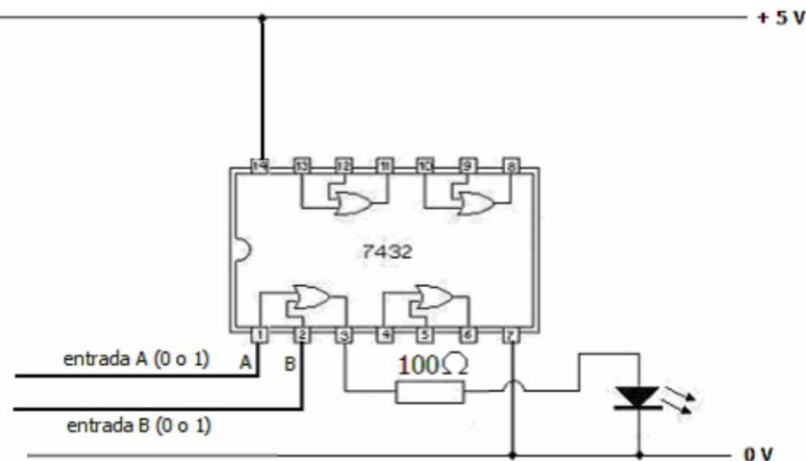
a	b	$S = a + b$
0	0	0
0	1	1
1	0	1
1	1	1



Simula amb Cocodrile/Tinkercad i després Munta amb PLAQUES BOARD el següent circuit amb porta lògica OR i amb interruptor. Utilitzar el circuit integrat 7432, que consisteix en 4 portes OR i el connexionat intern del qual pots observar a la figura:



El connexionat tindria el següent aspecte:



1. Introducció/Objectius:
2. Components/Materials:
3. Anàlisi-funcionament:
4. Anàlisi-Codi:
5. Canvis-realitzats:
6. Experimentacions:
7. Simulació-Tinkercad:
8. Fotos/Videos:
9. Aplicacions:
10. Problemes/Conclusions: